

Справочник по среднему семейству микроконтроллеров PICmicro™

Раздел 23. Модуль 10 - разрядного АЦП

Перевод основывается на технической документации DS33023A
компании Microchip Technology Incorporated, USA.

© ООО «Микро-Чип»
Москва - 2002

Распространяется бесплатно.
Полное или частичное воспроизведение материала допускается только с письменного разрешения
ООО «Микро-Чип»
тел. (095) 737-7545
www.microchip.ru

PICmicro™ Mid-Range MCU Family Reference Manual

“All rights reserved. Copyright © 1997, Microchip Technology Incorporated, USA. Information contained in this publication regarding device applications and the like is intended through suggestion only and may be superseded by updates. No representation or warranty is given and no liability is assumed by Microchip Technology Incorporated with respect to the accuracy or use of such information, or infringement of patents or other intellectual property rights arising from such use or otherwise. Use of Microchip’s products as critical components in life support systems is not authorized except with express written approval by Microchip. No licenses are conveyed, implicitly or otherwise, under any intellectual property rights. The Microchip logo and name are registered trademarks of Microchip Technology Inc. in the U.S.A. and other countries. All rights reserved. All other trademarks mentioned herein are the property of their respective companies. No licenses are conveyed, implicitly or otherwise, under any intellectual property rights.”

Trademarks

The Microchip name, logo, PIC, KEELOQ, PICMASTER, PICSTART, PRO MATE, and SEEVAL are registered trademarks of Microchip Technology Incorporated in the U.S.A.

MPLAB, PICmicro, ICSP and In-Circuit Serial Programming are trademarks of Microchip Technology Incorporated.

Serialized Quick-Turn Production is a Service Mark of Microchip Technology Incorporated.

All other trademarks mentioned herein are property of their respective companies.

Содержание

23.1 Введение	4
23.2 Управляющие регистры	5
23.3 Работа модуля АЦП	7
23.4 Временные требования к подключению канала АЦП	8
23.5 Выбор источника тактовых импульсов для АЦП	10
23.6 Настройка аналоговых входов	11
23.7 Аналого-цифровое преобразование	11
23.7.1 Быстрое преобразование взамен разрешающей способности	13
23.7.2 Выравнивание результата преобразования	13
23.8 Работа модуля АЦП в SLEEP режиме микроконтроллера	14
23.9 Эффект сброса	14
23.10 Точность преобразования АЦП	15
23.11 Использование SSP триггера	15
23.12 Подключение к модулю АЦП	16
23.13 Передаточная функция модуля АЦП	16
23.14 Инициализация	17
23.15 Ответы на часто задаваемые вопросы	18
23.16 Дополнительная литература	19

23.1 Введение

Модуль аналого-цифрового преобразования (АЦП) имеет до восьми входных каналов.

Входной аналоговый сигнал через коммутатор каналов заряжает внутренний конденсатор АЦП C_{HOLD} . Модуль АЦП преобразует напряжение, удерживаемое на конденсаторе C_{HOLD} в соответствующий 10-разрядный цифровой код методом последовательного приближения. Источник верхнего и нижнего опорного напряжения может быть программно выбран с выводов V_{DD} , V_{SS} , $AN3/V_{REF+}$ или $AN2/V_{REF-}$.

Допускается работа модуля АЦП в SLEEP режиме микроконтроллера, при этом в качестве источника тактовых импульсов для АЦП должен быть выбран RC генератор.

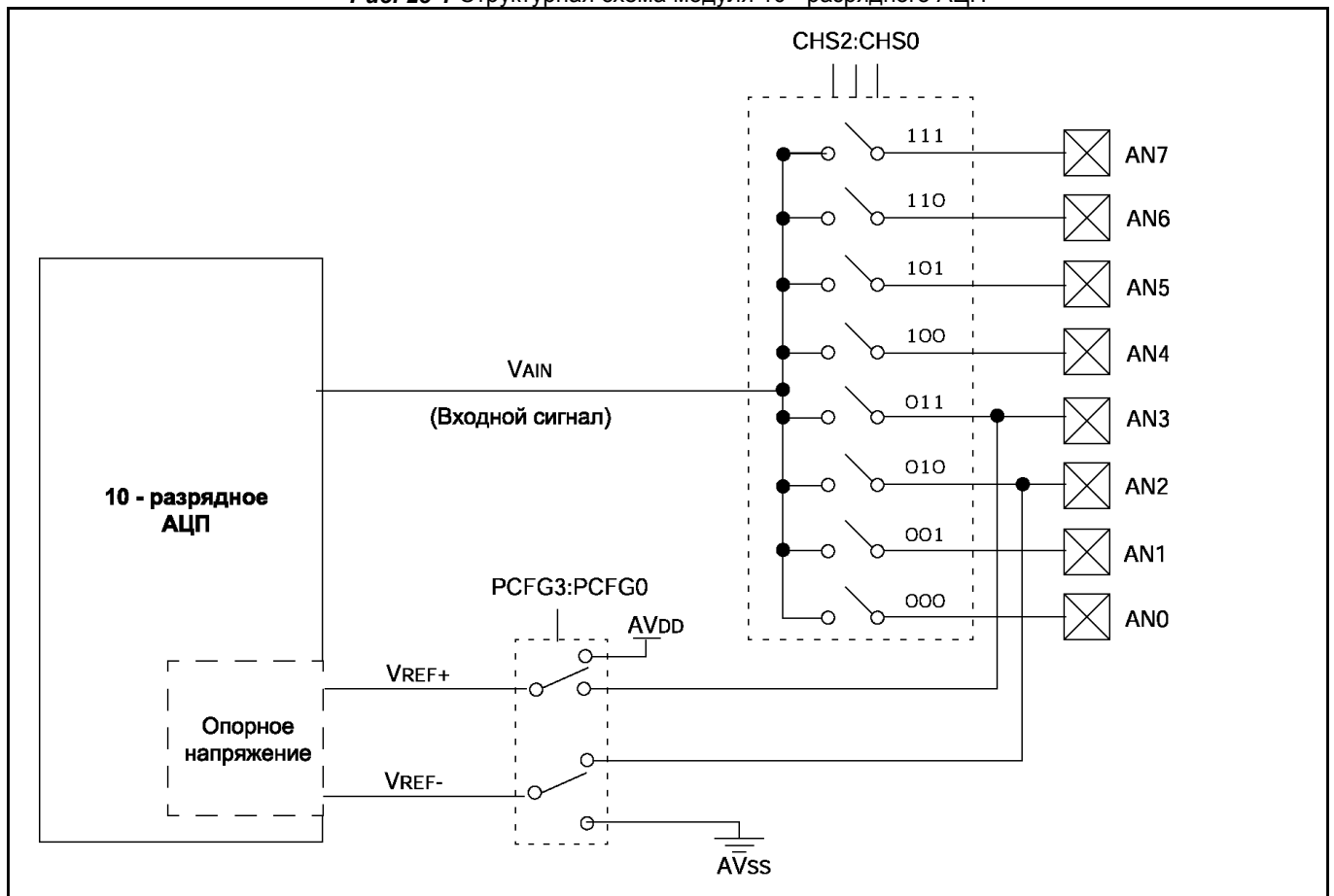
Для управления АЦП в микроконтроллере используется 4 регистра:

- Регистр результата ADRESH (старший байт);
- Регистр результата ADRESL (младший байт);
- Регистр управления ADCON0;
- Регистр управления ADCON1.

Регистр ADCON0 используется для настройки работы модуля АЦП, а с помощью регистра ADCON1 устанавливается, какие входы микроконтроллера будут использоваться модулем АЦП и в каком режиме (аналоговый вход или цифровой порт ввода/вывода).

Структурная схема модуля АЦП показана на рисунке 23-1.

Рис. 23-1 Структурная схема модуля 10 - разрядного АЦП



23.2 Управляющие регистры

Регистр ADCON0:

R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	U-0	R/W-0
ADCS1	ADCS0	CHS2	CHS1	CHS0	GO/-DONE	-	ADON
Бит 7							Бит 0

R – чтение бита
W – запись бита
U – не реализовано,
читается как '0'
-n – значение после POR
-x – неизвестное
значение после POR

биты 7-6: **ADCS1:ADCS0**: Выбор источника тактового сигнала

00 = $F_{osc}/2$

01 = $F_{osc}/8$

10 = $F_{osc}/32$

11 = F_{RC} (внутренний RC генератор модуля АЦП)

биты 5-3: **CHS2:CHS0**: Выбор аналогового канала

000 = канал 0, (AN0)

001 = канал 1, (AN1)

010 = канал 2, (AN2)

011 = канал 3, (AN3)

100 = канал 4, (AN4)

101 = канал 5, (AN5)

110 = канал 6, (AN6)

111 = канал 7, (AN7)

Примечание. Для микроконтроллеров, в которых не реализованы все 8 каналов АЦП. Модуль АЦП аппаратно позволяет выполнять выборку нереализованных каналов.

бит 2: **GO/-DONE**: Бит статуса модуля АЦП

Если **ADON=1**

1 = модуль АЦП выполняет преобразование (установка бита вызывает начало преобразования)

0 = состояние ожидания (аппаратно сбрасывается по завершению преобразования)

бит 1: **Не используется**: читается как '0'

бит 0: **ADON**: Бит включения модуля АЦП

1 = модуль АЦП включен

0 = модуль АЦП выключен и не потребляет тока

Регистр **ADCON1**:

R/W-0	U-0	U-0	U-0	R/W-0	R/W-0	R/W-0	R/W-0
ADFM	-	-	-	PCFG3	PCFG2	PCFG1	PCFG0
Бит 7							Бит 0

R – чтение бита
W – запись бита
U – не реализовано,
читается как 0
–п – значение после POR
–x – неизвестное
значение после POR

бит 7: **ADFM**: Формат сохранения 10-разрядного результата (см. рисунок 23-6)
1 = правое выравнивание, 6 старших бит ADRESH читаются как '0'
0 = левое выравнивание, 6 младших бит ADRESL читаются как '0'

биты 6-4: **Не используются**: читаются как '0'

биты 3-0: **PCFG3:PCFG0**: Управляющие биты настройки каналов АЦП

PCFG3: PCFG0	AN7	AN6	AN5	AN4	AN3	AN2	AN1	AN0	V _{REF+}	V _{REF-}	Кан./ V _{REF} ⁽¹⁾
0000	A	A	A	A	A	A	A	A	AV _{DD}	AV _{SS}	8/0
0001	A	A	A	A	V _{REF+}	A	A	A	AN3	AV _{SS}	7/1
0010	D	D	D	A	A	A	A	A	AV _{DD}	AV _{SS}	5/0
0011	D	D	D	A	V _{REF+}	A	A	A	AN3	AV _{SS}	4/1
0100	D	D	D	D	A	D	A	A	AV _{DD}	AV _{SS}	3/0
0101	D	D	D	D	V _{REF+}	D	A	A	AN3	AV _{SS}	2/1
011x	D	D	D	D	D	D	D	D	AV _{DD}	AV _{SS}	0/0
1000	A	A	A	A	V _{REF+}	V _{REF-}	A	A	AN3	AN2	6/2
1001	D	D	A	A	A	A	A	A	AV _{DD}	AV _{SS}	6/0
1010	D	D	A	A	V _{REF+}	A	A	A	AN3	AV _{SS}	5/1
1011	D	D	A	A	V _{REF+}	V _{REF-}	A	A	AN3	AN2	4/2
1100	D	D	D	A	V _{REF+}	V _{REF-}	A	A	AN3	AN2	3/2
1101	D	D	D	D	V _{REF+}	V _{REF-}	A	A	AN3	AN2	2/2
1110	D	D	D	D	D	D	D	A	AV _{DD}	AV _{SS}	1/0
1111	D	D	D	D	V _{REF+}	V _{REF-}	D	A	AN3	AN2	1/2

A = аналоговый вход D = цифровой канал ввода/вывода

Примечание 1. В этом столбце указывается число аналоговых каналов, доступных для выполнения преобразования, и число входов источника опорного напряжения.

Примечание. При сбросе микроконтроллера все выводы мультиплицированные с модулем АЦП (ANx) настраиваются как аналоговые входы.

23.3 Работа модуля АЦП

В регистрах ADRESH:ADRESL сохраняется 10 - разрядный результат аналого-цифрового преобразования. Когда преобразование завершено, результат преобразования записывается в регистры ADRESH:ADRESL, после чего сбрасывается бит GO/-DONE (ADCON0<2>) и устанавливается флаг прерывания ADIF.

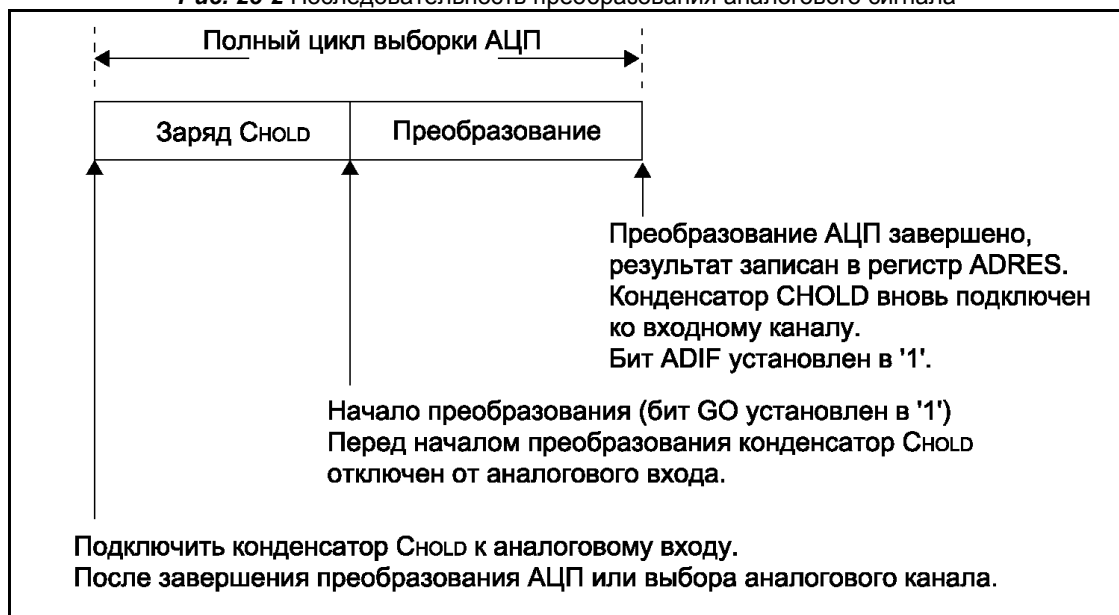
После включения и настройки АЦП необходимо выбрать рабочий аналоговый канал. Соответствующие биты TRIS аналоговых каналов должны настраивать канал порта ввода/вывода на вход. Перед началом преобразования необходимо выдержать временную паузу, расчет которой приведен в разделе 23.4.

Рекомендованная последовательность действий для работы с АЦП:

1. Настроить модуль АЦП:
 - Настроить выходы как аналоговые входы, входы V_{REF} или цифровые каналы ввода/вывода (ADCON1);
 - Выбрать входной канал АЦП (ADCON0);
 - Выбрать источник тактовых импульсов для АЦП (ADCON0);
 - Включить модуль АЦП (ADCON0).
2. Настроить прерывание от модуля АЦП (если необходимо):
 - Сбросить бит ADIF в '0';
 - Установить бит ADIE в '1';
 - Установить бит PEIE в '1';
 - Установить бит GIE в '1'.
3. Выдержать паузу, необходимую для зарядки конденсатора C_{HOLD} .
4. Начать аналого-цифровое преобразование:
 - Установить GO/-DONE бит в '1' (ADCON0).
5. Ожидать, окончания преобразования:
 - Ждать, пока бит GO/-DONE не будет сброшен в '0'; ИЛИ
 - Ожидать прерывание по окончанию преобразования.
6. Считать результат преобразования из регистров ADRESH:ADRESL, сбросить бит ADIF в '0', если это необходимо.
7. Для следующего преобразования необходимо выполнить шаги начиная с пункта 1 или 2. Время преобразования одного бита определяется как время T_{AD} . Минимальное время ожидания перед следующим преобразованием должно составлять не менее $2T_{AD}$.

На рисунке 23-2 показана последовательность преобразования аналогового сигнала. Время заряда C_{HOLD} - интервал времени в течение которого на внутренний конденсатор АЦП подается внешний сигнал. Время преобразования равно $12 T_{AD}$, отсчет начинается с момента установки в '1' бита GO. Сумма этих двух временных интервалов является длительностью полного цикла преобразования АЦП. Существует минимальный интервал времени, в течение которого внешний сигнал подается на внутренний конденсатор C_{HOLD} , чтобы гарантировать требуемую точность АЦП.

Рис. 23-2 Последовательность преобразования аналогового сигнала



23.4 Временные требования к подключению канала АЦП

Для обеспечения необходимой точности преобразования, конденсатор C_{HOLD} должен успевать полностью заряжаться до уровня входного напряжения. Схема аналогового входа АЦП показана на рисунке 23-3. Сопротивления R_S и R_{SS} непосредственно влияют на время зарядки конденсатора C_{HOLD} . Величина сопротивления ключа выборки (R_{SS}) зависит от напряжения питания V_{DD} (см. рисунок 23-3). **Максимальное рекомендуемое значение внутреннего сопротивления источника аналогового сигнала 10кОм.** При меньших значениях сопротивления источника сигнала меньше суммарное время преобразования.

После того, как будет выбран один из нескольких аналоговых входных каналов, но прежде, чем будет производиться преобразование, должно пройти определенное время. Для нахождения данного времени воспользуйтесь уравнением 23-1. Это уравнение дает результат с ошибкой в $\frac{1}{2}$ Lsb (2048 шагов АЦП). Ошибка в $\frac{1}{2}$ Lsb, это максимальная погрешность, позволяющая функционировать модулю АЦП с необходимой точностью.

Уравнение 23-1 Вычисление временной задержки

$$T_{\text{ACQ}} = \text{Время задержки усилителя} + \text{Время заряда конденсатора } C_{\text{HOLD}} + \text{Температурный коэффициент} \\ = T_{\text{AMP}} + T_C + T_{\text{COFF}}$$

Уравнение 23-2 Минимальное время заряда конденсатора C_{HOLD}

$$V_{\text{HOLD}} = (V_{\text{REF}} - (V_{\text{REF}}/512)) \cdot (1 - e^{-(T_C / (C_{\text{HOLD}}(R_{\text{IC}} + R_{\text{SS}} + R_S)))})$$

$$T_C = -120\text{пФ} (1\text{кОм} + R_{\text{SS}} + R_S) \text{Ln}(1/2047)$$

В примере 23-1 показано вычисление минимального значения времени T_{ACQ} . Вычисления основываются на следующих исходных данных:

C_{HOLD}	= 120пФ
R_S	= 10кОм
Ошибка преобразования	≤ 1/2 Lsb
V_{DD}	= 5В → $R_{SS} = 7$ кОм (см. график на рисунке 23-3)
Температура	= 50°C (максимально возможная)
V_{HOLD}	= 0В @ t = 0

Пример 23-1 Вычисление минимального значения времени T_{ACQ} (случай 1)

$$T_{\text{ACQ}} = T_{\text{AMP}} + T_C + T_{\text{COFF}}$$

Температурный коэффициент необходимо использовать только при рабочей температуре более 25°C.

$$T_{\text{ACQ}} = 2\text{мкс} + T_C + [(Температура - 25^\circ\text{C})(0.05\text{мкс}/^\circ\text{C})]$$

$$T_C = -C_{\text{HOLD}} (R_{\text{IC}} + R_{\text{SS}} + R_S) \text{Ln}(1/2047) \\ = -120\text{пФ} (1\text{кОм} + 7\text{кОм} + 10\text{кОм}) \text{Ln}(0.0004885) \\ = -120\text{пФ} (18\text{кОм}) \text{Ln}(0.0004885) \\ = -2.16\text{мкс} (-7.6241) \\ = 16.47\text{мкс}$$

$$T_{\text{ACQ}} = 2\text{мкс} + 16.47\text{мкс} + [(50^\circ\text{C} - 25^\circ\text{C})(0.05\text{мкс}/^\circ\text{C})] \\ = 18.47\text{мкс} + 1.25\text{мкс} \\ = 19.72\text{мкс}$$

Для более точного представления влияния внутреннего сопротивления источника сигнала на время заряда конденсатора C_{HOLD} рассмотрим пример 23-2, отличающийся от примера 23-1 тем, что внутреннее сопротивление источника сигнала равно 50 Ом.

Пример 23-2 Вычисление минимального значения времени T_{ACQ} (случай 2)

$T_{ACQ} = T_{AMP} + T_C + T_{COFF}$
 Температурный коэффициент необходимо использовать только при рабочей температуре более 25°C.

$T_{ACQ} = 2\text{мкс} + T_C + [(Температура - 25^\circ\text{C})(0.05\text{мкс}/^\circ\text{C})]$

$T_C = -C_{HOLD} (R_{IC} + R_{SS} + R_S) \text{Ln}(1/2047)$
 $= -120\text{пФ} (1\text{кОм} + 7\text{кОм} + 50\text{Ом}) \text{Ln}(0.0004885)$
 $= -120\text{пФ} (8050\text{Ом}) \text{Ln}(0.0004885)$
 $= -0.966\text{мкс} (-7.6241)$
 $= 7.36\text{мкс}$

$T_{ACQ} = 2\text{мкс} + 7.36\text{мкс} + [(50^\circ\text{C} - 25^\circ\text{C})(0.05\text{мкс}/^\circ\text{C})]$
 $= 9.36\text{мкс} + 1.25\text{мкс}$
 $= 10.61\text{мкс}$

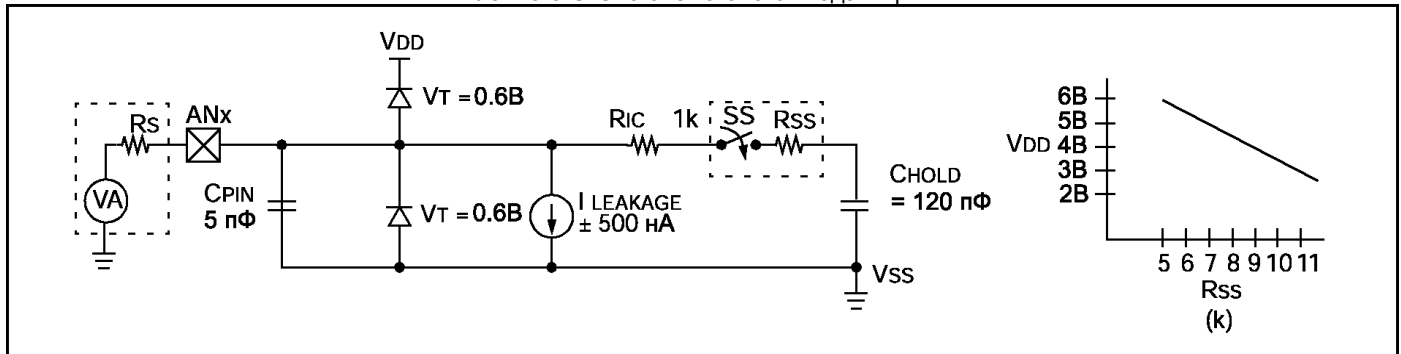
Примечание 1. Напряжение источника опорного напряжения V_{REF} не влияет на уравнение.

Примечание 2. Конденсатор C_{HOLD} после преобразования не разряжается.

Примечание 3. Максимальное рекомендуемое значение внутреннего сопротивления источника аналогового сигнала 10кОм. Это необходимо для компенсации внутреннего тока утечки.

Примечание 4. После того, как преобразование завершено, необходимо программно обеспечить задержку не менее $2.0T_{AD}$, прежде чем начнете следующее преобразование. В течение этого времени конденсатор C_{HOLD} не подключен к выбранному входному каналу АЦП.

Рис. 23-3 Схема аналогового входа АЦП



- Обозначения:
- C_{PIN} - входная емкость;
 - V_T - пороговое напряжение;
 - $I_{LEAKAGE}$ - ток утечки вывода;
 - R_{IC} - сопротивление соединения;
 - SS - переключатель защелки;
 - C_{HOLD} - конденсатор защелки.

23.5 Выбор источника тактовых импульсов для АЦП

Время получения одного бита результата равно T_{AD} . Для 10-разрядного результата требуется как минимум $11.5T_{AD}$. Параметры тактового сигнала для АЦП определяются программно, T_{AD} может принимать следующие значения:

- $2T_{OSC}$;
- $8T_{OSC}$;
- $32T_{OSC}$;
- Внутренний RC генератор модуля АЦП (2-6мкс).

Для получения корректного результата преобразования необходимо выбрать источник тактового сигнала АЦП, обеспечивающий время T_{AD} не менее 1.6 мкс (см. параметр 130 в разделе "Электрические характеристики").

В таблицах 23-1 и 23-2 указано максимальное значение тактовой частоты микроконтроллера для каждого режима синхронизирующего сигнала АЦП.

Таблица 23-1 Максимальное значение F_{OSC} удовлетворяющие требованию к T_{AD}
(для микроконтроллеров с нормальным диапазоном напряжения питания (C))

Источник импульсов АЦП (T_{AD})		Рабочая частота F_{OSC}			
Источник	ADCS1:ADCS0	20МГц	5МГц	1.25МГц	333.33кГц
$2T_{OSC}$	00	100нс ⁽²⁾	400нс ⁽²⁾	1.6 мкс	6мкс
$8T_{OSC}$	01	400нс ⁽²⁾	1.6 мкс	6.4 мкс	24мкс ⁽³⁾
$32T_{OSC}$	10	1.6 мкс	6.4 мкс	25.6 мкс ⁽³⁾	96мкс ⁽³⁾
RC-генератор	11	2-6мкс ^(1,4)	2-6мкс ^(1,4)	2-6мкс ^(1,4)	2-6мкс ⁽¹⁾

Обозначение: Затененные ячейки - не рекомендованное значение.

Примечания:

1. Типовое значение времени T_{AD} RC генератора АЦП равно 4мкс.
2. Это значение выходит за пределы минимально допустимого времени T_{AD} .
3. Для более точного преобразования рекомендуется выбрать другой источник тактовых импульсов.
4. Когда тактовая частота микроконтроллера больше 1МГц, рекомендуется использовать RC генератор АЦП только для работы в SLEEP режиме.

Таблица 23-2 Максимальное значение F_{OSC} удовлетворяющие требованию к T_{AD}
(для микроконтроллеров с расширенным диапазоном напряжения питания (LC))

Источник импульсов АЦП (T_{AD})		Рабочая частота F_{OSC}			
Источник	ADCS1:ADCS0	4МГц	2МГц	1.25МГц	333.33кГц
$2T_{OSC}$	00	500нс ⁽²⁾	1.0мкс ⁽²⁾	1.6 мкс	6мкс
$8T_{OSC}$	01	2.0мкс ⁽²⁾	4.0 мкс	6.4 мкс	24мкс ⁽³⁾
$32T_{OSC}$	10	8.0 мкс	16.0 мкс	25.6 мкс ⁽³⁾	96мкс ⁽³⁾
RC-генератор	11	3-9мкс ^(1,4)	3-9мкс ^(1,4)	3-9мкс ^(1,4)	3-9мкс ⁽¹⁾

Обозначение: Затененные ячейки - не рекомендованное значение.

Примечания:

1. Типовое значение времени T_{AD} RC генератора АЦП равно 6мкс.
2. Это значение выходит за пределы минимально допустимого времени T_{AD} .
3. Для более точного преобразования рекомендуется выбрать другой источник тактовых импульсов.
4. Когда тактовая частота микроконтроллера больше 1МГц, рекомендуется использовать RC генератор АЦП только для работы в SLEEP режиме.

23.6 Настройка аналоговых входов

Регистры ADCON1 и TRIS отвечают за настройку выводов АЦП. Если выводы микросхемы настраиваются как аналоговые входы, то при этом должны быть установлены соответствующие биты в регистре TRIS. Если соответствующий бит сброшен в '0', вывод микросхемы настроен как цифровой выход, со значениями выходных напряжений V_{OH} или V_{OL} .

Модуль АЦП функционирует независимо от состояния битов CHS2:CHS0 и битов TRIS.

Примечание 1. При чтении содержимого регистра порта нули будут установлены в тех разрядах, которые были настроены как аналоговые входы. Настроенные на цифровой вход каналы будут преобразовывать входные аналоговые уровни в цифровые, что однако не окажет влияния на точность преобразования.

Примечание 2. Значения напряжений, подаваемых на выводы, настроены как аналоговые входы, включая выводы (AN7:AN0), могут влиять на ток потребления входного буфера, который может выйти за пределы значений, оговоренных в технической спецификации.

23.7 Аналого-цифровое преобразование

В примере 23-3 показана последовательность действий для работы с АЦП. Выводы настроены как аналоговые входы. Источник опорного напряжения – AV_{DD} , AV_{SS} . Разрешены прерывания от модуля АЦП. Источником импульсов преобразования является RC генератор АЦП. Аналоговое цифровое преобразование выполняется с вывода AN0.

Примечание. Бит GO/-DONE и бит включения АЦП должны устанавливаться разными командами.

Сброс бита GO/-DONE в '0' во время преобразования приведет к его прекращению. При этом регистры результата (ADRESH:ADRESL) не изменят своего содержимого. После досрочного завершения преобразования необходимо обеспечить временную задержку $2T_{AD}$. Выдержав требуемую паузу, можно начать новое преобразование установкой бита GO/-DONE в '1'.

На рисунке 23-4 показана последовательность получения результата после установки бита GO/-DONE в '1'.

Пример 23-3 Выполнение преобразования АЦП

```

BSF          STATUS, RP0    ; Выбрать банк 1
CLRFB       ADCON1         ; Настроить входы АЦП
BSF         PIE1, ADIE      ; Разрешить прерывания от АЦП
BCF         STATUS, RP0    ; Выбрать банк 0
MOVLW      0xC1            ; Тактовые импульсы от RC генератора АЦП,
MOVWF      ADCON0         ; включить АЦП, выбрать канал 0
BCF         PIR1, ADIF      ; Сбросить флаг прерываний от АЦП
BSF         INTCON, PEIE    ; Разрешить периферийные прерывания
BSF         INTCON, GIE     ; Разрешить прерывания в системе
;
; Выдержать паузу, необходимую для заряда внутреннего конденсатора CHOLD.
; Затем начинать преобразование АЦП.
;
BSF         ADCON0, GO      ; Старт преобразования
;
; Ожидать установку флага ADIF или сброс
; бита GO/-DONE по завершению преобразования

```

Рис. 23-4 Последовательность получения результата после установки бита GO/-DONE в '1'

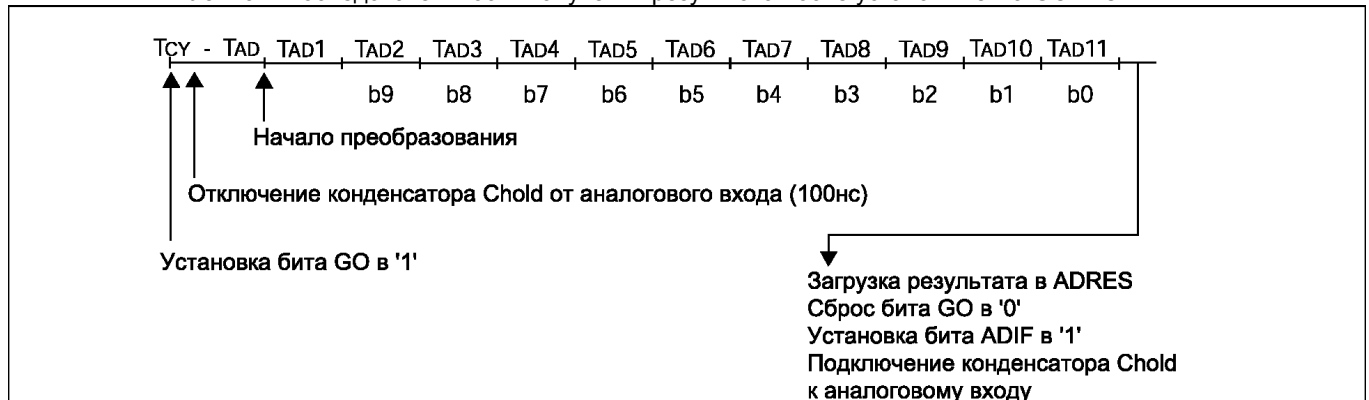
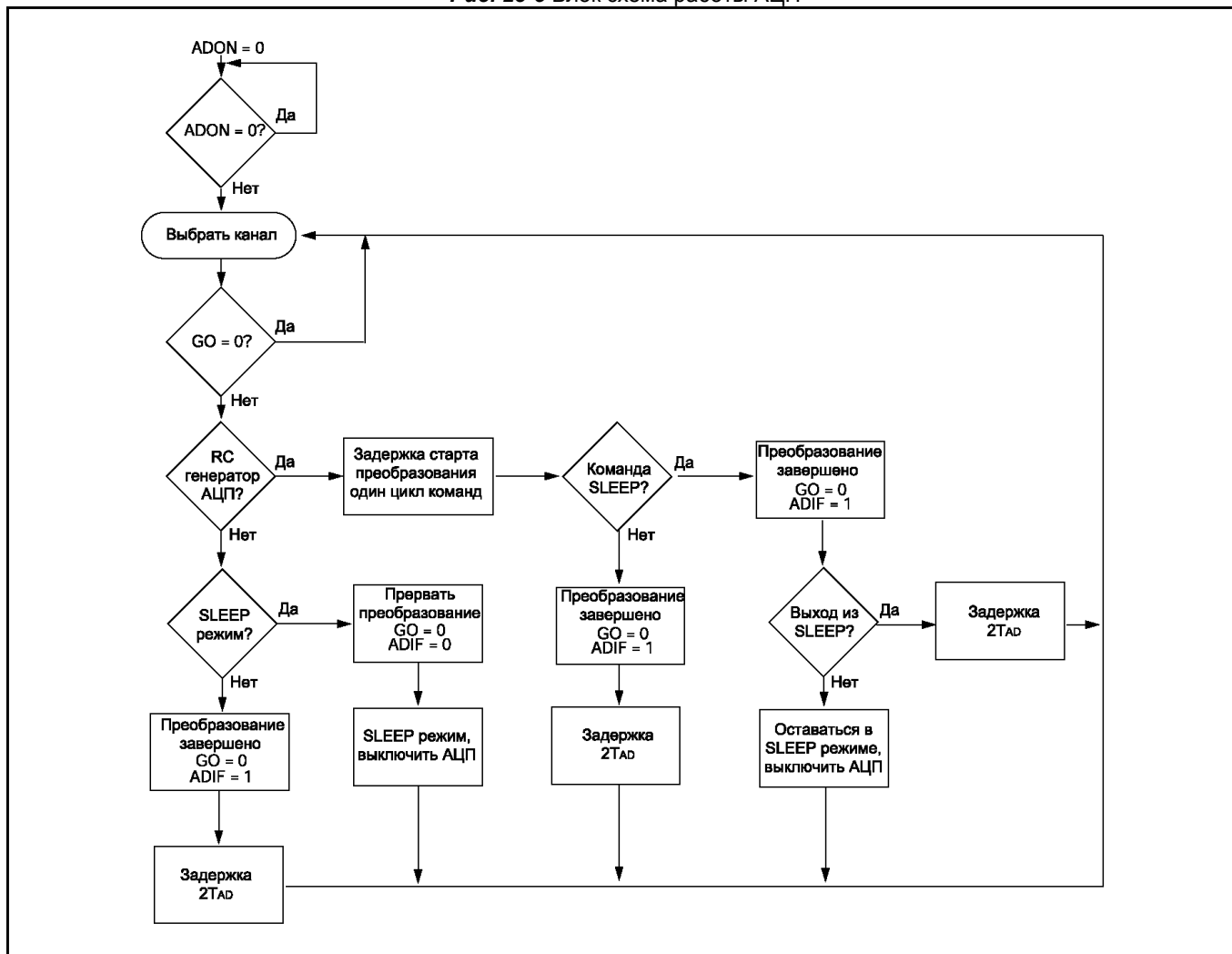


Рис. 23-5 Блок схема работы АЦП



23.7.1 Быстрое преобразование взамен разрешающей способности

Иногда бывает необходимо быстрое по времени преобразование за счет снижения разрешающей способности АЦП. Эта особенность работы модуля АЦП может использоваться в программе пользователя. Независимо от используемой разрешающей способности интервал времени T_{ACQ} остается неизменным.

Для ускорения преобразования генератор тактовых импульсов модуля АЦП может быть включен так, чтобы время T_{AD} вышло за пределы минимально-допустимого значения (см. соответствующие параметры в разделе "Электрические характеристики"). При этом модуль АЦП будет выдавать некорректный результат. Источником импульсов преобразования АЦП может быть один из трех источников: $2T_{OSC}$, $8T_{OSC}$, $32T_{OSC}$ (RC-генератор не может использоваться).

Время преобразования может быть вычислено по формуле:

$$\text{Время преобразования} = 2 T_{AD} + N \cdot T_{AD} + (11 - N)(2T_{OSC}),$$

где N - разрядность АЦП.

Из-за того, что время T_{AD} зависит от частоты кварцевого генератора микроконтроллера, пользователь должен использовать какой-нибудь иной метод (например, используя таймер, программный цикл и др.) для определения времени изменения. В примере 23-4 представлено длительность 4 - разрядного преобразования, против 10 - разрядного. Например, для микроконтроллера с тактовой частотой 20МГц (тактовый сигнал АЦП $32T_{OSC}$). Через $6T_{AD}$, после старта преобразования, тактовый сигнал АЦП программно переключается на $2T_{OSC}$.

При $2T_{OSC}$ не выдержано минимальное требование к T_{AD} , поэтому 6 младших битов будут иметь неверное значение.

Пример 23-4 Расчет длительности 4 - разрядного преобразования

	Частота ⁽¹⁾	Разрешение	
		4 бита	10 бит
T_{AD}	20МГц	1.6 мкс	1.6мкс
T_{OSC}	20МГц	50 нс	50 нс
$2 T_{AD} + N \cdot T_{AD} + (11 - N)(2T_{OSC})$	20МГц	8.7 мкс	17.6 мкс

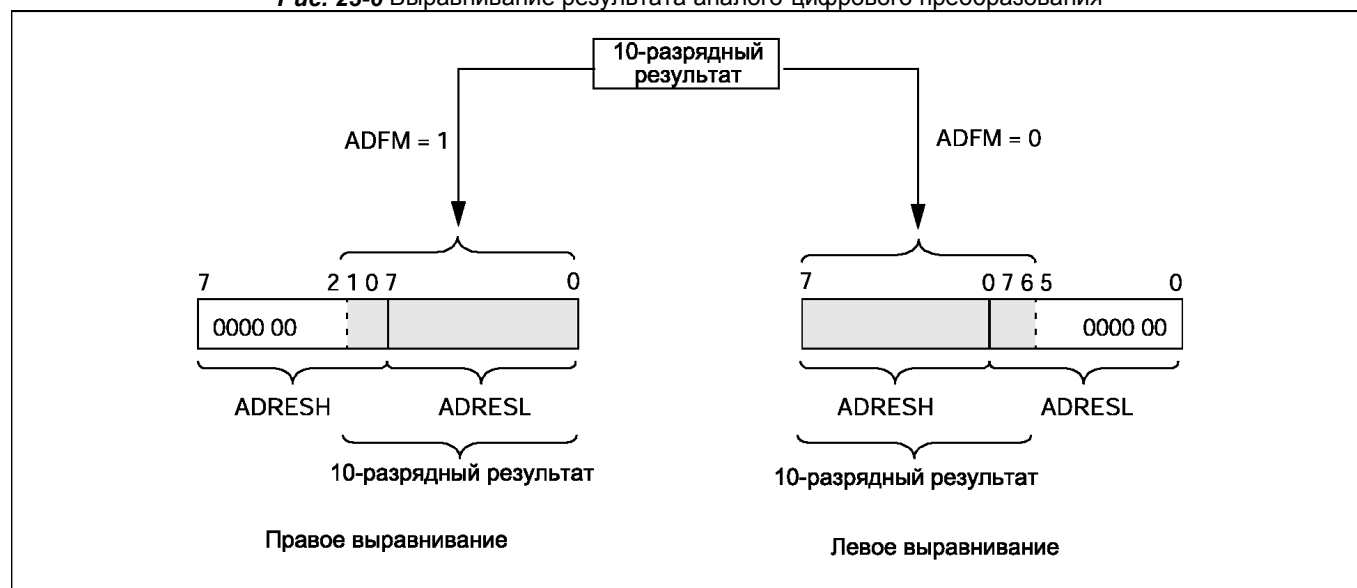
Примечания:

1. Минимальное рекомендуемое значение $T_{AD} = 1.6\text{мкс}$.
2. Если требуется полное 10 - разрядное значение преобразования, источник тактовых импульсов для модуля АЦП не должен изменяться.

23.7.2 Выравнивание результата преобразования

10-разрядный результат преобразования сохраняется в спаренном 16-разрядном регистре ADRESH:ADRESL. Запись результата преобразования может выполняться с правым или левым выравниванием, в зависимости от значения бита ADFM (см. рисунок 23-6). Не задействованные биты регистра ADRESH:ADRESL читаются как '0'. Если модуль АЦП выключен, то 8-разрядные регистры ADRESH и ADRESL могут использоваться как регистры общего назначения.

Рис. 23-6 Выравнивание результата аналого-цифрового преобразования



23.8 Работа модуля АЦП в SLEEP режиме микроконтроллера

Модуль АЦП может работать в SLEEP режиме микроконтроллера при условии, что источником импульсов преобразования АЦП будет внутренний RC генератор (ADCS1:ADCS0=11). При выборе RC генератора импульсов модуль АЦП сделает задержку в один машинный цикл перед началом преобразования. Это позволяет программе пользователя выполнить команду SLEEP, тем самым уменьшить “цифровой шум” во время преобразования. После завершения преобразования аппаратно сбрасывается бит GO/-DONE в '0', результат преобразования сохраняется в регистре ADRES. Если разрешено прерывание от АЦП, то микроконтроллер выйдет из режима SLEEP. Если же прерывание было запрещено, то после преобразования модуль АЦП будет выключен, хотя бит ADON останется установленным.

Если был выбран другой источник тактовых импульсов АЦП (не внутренний RC генератор), то выполнение программой инструкции SLEEP прервет процесс преобразования и выключит модуль АЦП, оставив установленным бит ADON. Выключение модуля АЦП уменьшит ток потребления микроконтроллера.

Примечание. Для работы модуля АЦП в SLEEP режиме необходимо выбрать внутренний RC генератор (ADCS1:ADCS0=11), инструкция SLEEP должна быть выполнена сразу после команды, устанавливающей бит GO/-DONE в '1'.

23.9 Эффект сброса

При сбросе микроконтроллера значения всех его регистров устанавливаются по умолчанию. Сброс выключает модуль АЦП, а также останавливает процесс преобразования, если он был начат. Все выводы, используемые модулем АЦП, настраиваются как аналоговые входы. Регистры ADRESH:ADRESL после сброса POR будет содержать неизвестное значение, а после остальных видов сброса не изменят своего значения.

23.10 Точность преобразования АЦП

Абсолютная точность АЦП определяется суммарной ошибкой, исходя из ошибки дискретизации, интегральной ошибки, ошибки шкалы, ошибки смещения и монотонности. Суммарная ошибка определяется как максимальный разброс между текущим и идеальным результатом для любого значения. Абсолютная ошибка АЦП меньше ± 1 значащего бита при $V_{DD}=V_{REF}$, но она возрастает при отклонении V_{REF} от V_{DD} .

В некотором диапазоне напряжений на аналоговом входе цифровой результат будет один и тот же. Это возникает из-за дискретизации, которая неизбежна при преобразовании аналоговой величины в цифровую форму. Ошибка дискретизации составляет $\pm 1/2$ значащего бита, и единственный способ уменьшить ее - увеличить разрядность АЦП.

Ошибку смещения составляет разность между результатом первого преобразования и идеальным значением. Эта ошибка сдвигает всю передаточную функцию, и может быть учтена при помощи калибровки. Ошибка вносится в результате наложения токов утечки и выходного сопротивления источника сигнала.

Ошибка усиления измеряется как максимальное отклонение результата, скорректированного с учетом ошибки смещения. Эта ошибка проявляется в виде изменения наклона передаточной функции. Ошибка усиления может быть откалибрована и учтена.

Ошибка линейности определяется как разница в приращении входного напряжения для получения одинакового приращения выходного кода и не поддается калибровке. Интегральная ошибка вычисляется как отклонение результата, скорректированного с учетом ошибки усиления.

Дифференциальная ошибка вычисляется как отклонение максимальной длины кода результат от идеальной длины кода без учета других ошибок.

Максимальный ток утечки вывода смотрите в разделе "Электрические характеристики" параметр D060.

В системах с низкой тактовой частотой предпочтительно использование встроенного RC генератора. В системах с высокой рабочей частотой следует использовать тактовый сигнал от основного генератора. Предпочтительно использовать АЦП с T_{AD} не больше 8 мкс, но не меньше рекомендованного нижнего предела. Использование тактового сигнала от основного генератора позволяет снизить влияние шумов от переключения внутренних вентилях, т.к. переключение логики АЦП происходит синхронно с другими устройствами, что невозможно при использовании встроенного RC генератора. Если каналы цифрового ввода вывода постоянно активны, потеря точности из-за шумов при переключении может быть значительной.

В случае использования АЦП в SLEEP режиме, источником тактового сигнала должен быть встроенный RC генератор. В этом режиме отсутствуют цифровые шумы, т.к. другие узлы микроконтроллера остановлены, поэтому точность преобразования получается высокой.

23.11 Использование ССР триггера

Аналого-цифровое преобразование может быть запущено при помощи "триггера специального события" модуля ССР. Для этого необходимо, чтобы биты ССРхМ3:ССРхМ0 (ССРхCON<3:0>) были запрограммированы как 1011 и был включен модуль АЦП (бит ADON должен быть установлен в '1'). При срабатывании триггера бит GO/DONE будет установлен в '1', тем самым, запуская преобразование, а содержимое таймера TMR1 будет обнулено. Таймер сбрасывается и автоматически повторяет запуск преобразования через определенные промежутки времени. Пользователю необходимо будет только вовремя считывать содержимое регистра ADRES. До начала преобразования необходимо выбрать соответствующий аналоговый канал, прежде чем "триггер специального события" вызовет установку бита GO/DONE.

При выключенном модуле АЦП (бит ADON сброшен в '0') сигнал "триггера специального события" игнорируется, но таймер TMR1 продолжает работать и сбрасываться.

23.12 Подключение к модулю АЦП

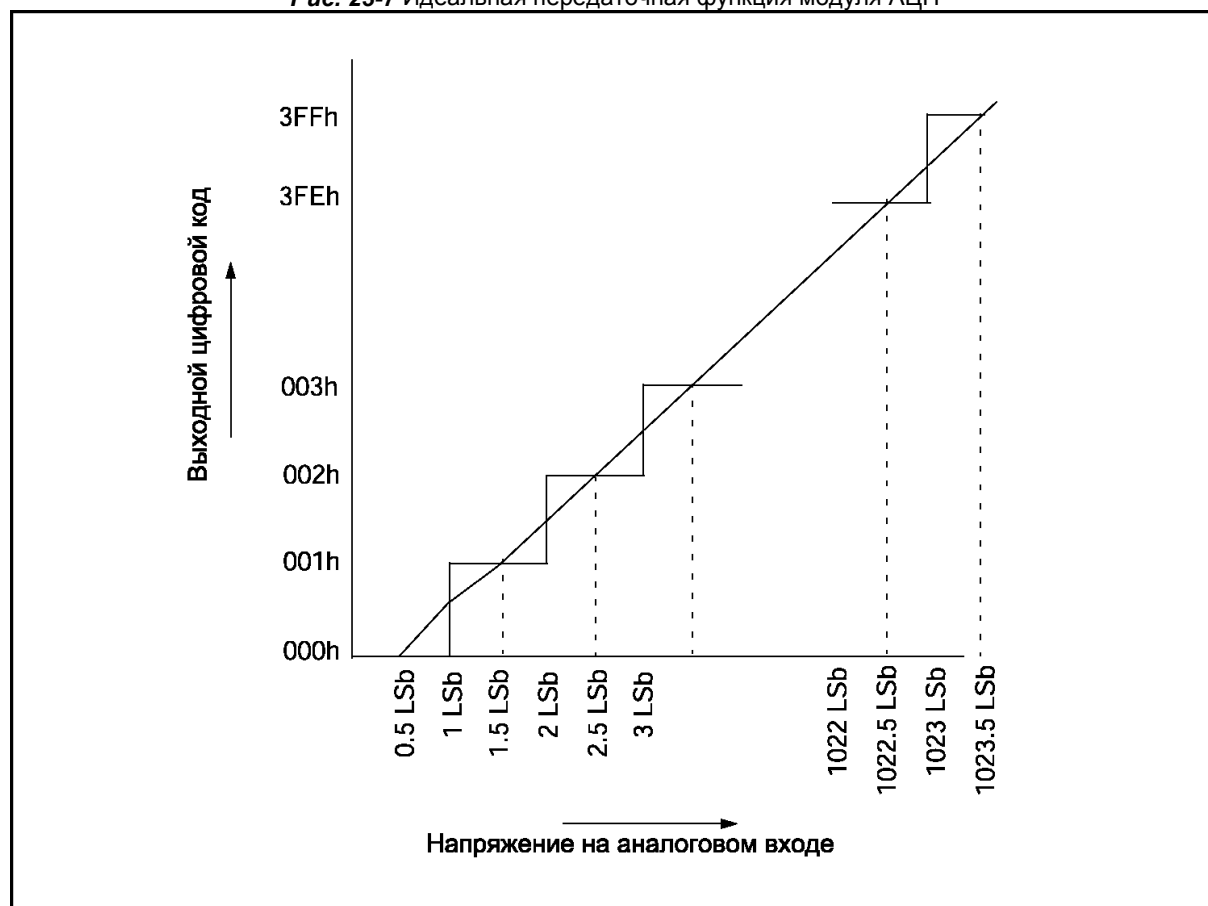
Если значение входного напряжения превышает на 0.3В величину порога питающих напряжений (V_{SS} и V_{DD}), то точность преобразования выйдет за пределы значений, оговоренных в спецификации.

Иногда, для сглаживания пульсаций входного сигнала, на вход АЦП добавляется внешняя RC цепочка. Значение сопротивления R должно выбираться так, чтобы общее сопротивление источника сигнала было в пределах рекомендованной величины 10кОм. Любой внешний электронный компонент, подключенный к аналоговому входу (конденсатор, стабилитрон и др.), должны иметь низкий ток утечки через вывод.

23.13 Передаточная функция модуля АЦП

Идеальная функция модуля АЦП работает по следующему правилу: первый бит значения измеряемой аналоговой величины будет установлен, если входное напряжение (V_{AIN}) на аналоговом входе будет равно 1 Lsb ($V_{REF}/1024$) (см. рисунок 23-7).

Рис. 23-7 Идеальная передаточная функция модуля АЦП



23.14 Инициализация

В примере 23-5 показана инициализация модуля АЦП.

Пример 23-5 Инициализация модуля АЦП

```
BSF          STATUS, RP0    ; Выбрать банк 1
CLRFR        ADCON1         ; Настроить входы АЦП
BSF          PIE1, ADIE     ; Разрешить прерывания от АЦП
BCF          STATUS, RP0    ; Выбрать банк 0
MOVLW       0xC1           ; Тактовые импульсы от RC генератора АЦП,
MOVWF        ADCON0         ; включить АЦП, выбрать канал 0
BCF          PIR1, ADIF     ; Сбросить флаг прерываний от АЦП
BSF          INTCON, PEIE   ; Разрешить периферийные прерывания
BSF          INTCON, GIE    ; Разрешить прерывания в системе
;
; Выдержать паузу, необходимую для заряда внутреннего конденсатора CHOLD.
; Затем начинать преобразование АЦП.
;
BSF          ADCON0, GO     ; Старт преобразования
:            ; Ожидать установку флага ADIF или сброс
:            ; бита GO/-DONE по завершению преобразования
```

23.15 Ответы на часто задаваемые вопросы

Если вы не найдете ответа на Ваш вопрос в этой главе раздела, задайте его, написав нам письмо по адресу support@microchip.ru.

Вопрос 1: Заметил, что результат преобразования АЦП не всегда точен. Что можно сделать?

Ответ 1:

1. Удостоверьтесь, что Вы выполняете требования синхронизации АЦП. Если Вы постоянно включаете/выключаете АЦП или изменяете входной канал, то необходимо обеспечить минимальную задержку перед началом преобразования. Значение T_{AD} (время получения одного бита) должно быть от 2мкс до 6мкс (устанавливается в регистре ADCON0). Если T_{AD} слишком мало, входное напряжение не может быть полностью преобразовано. Если T_{AD} достаточно большое, то напряжение на конденсаторе C_{HOLD} может измениться за счет внутренних токов утечки. Выбор параметров синхронизации описан в технической документации. С помощью представленных формул можно вычислить параметры синхронизации для конкретного случая.
2. Достаточно часто внутреннее сопротивление источника сигнала имеет большое значение (больше 10кОм), поэтому ток, заряжающий конденсатор C_{HOLD} , может влиять на точность преобразования. Если входной сигнал быстро не изменяется, то можно к аналоговому входу подключить конденсатор 0.1мкФ. Этот конденсатор зарядится до напряжения аналогового сигнала и при выборки обеспечит требуемый кратковременный ток заряда внутреннего конденсатора C_{HOLD} (51.2пФ).
3. Из технической документации: " В системах с низкой тактовой частотой предпочтительно использование встроенного RC генератора. В системах с высокой рабочей частотой следует использовать тактовый сигнал от основного генератора. Предпочтительно использовать АЦП с T_{AD} не больше 8 мкс, но не меньше рекомендованного нижнего предела. Использование тактового сигнала от основного генератора позволяет снизить влияние шумов от переключения внутренних вентилей, т.к. переключение логики АЦП происходит синхронно с другими устройствами, что невозможно при использовании встроенного RC генератора. В случае использования АЦП в SLEEP режиме, источником тактового сигнала должен быть встроенный RC генератор. В этом режиме отсутствуют цифровые шумы, т.к. другие узлы микроконтроллера остановлены, поэтому точность преобразования получается высокой."

Вопрос 2: После старта преобразования АЦП могу я изменить входной канал для следующего измерения?

Ответ 2:

После установки в '1' бита GO (старт преобразования) конденсатор C_{HOLD} отключается от аналогового входа через T_{AD} . Как только конденсатор отсоединился от аналогового входа, может быть выбран другой канал.

Вопрос 3: Посоветуйте хорошую книгу по теории АЦП.

Ответ 3:

"Analog-Digital Conversion Handbook" 3-я редакция, издательство Prentice Hall (ISBN 0-13-03-2848-0).

23.16 Дополнительная литература

Дополнительная литература и примеры применения, связанные с этим разделом документации. Примеры применения не могут использоваться для всех микроконтроллеров среднего семейства (PIC16CXXX). Как правило примеры применения написаны для конкретной группы микроконтроллеров, но принципы примеров могут использоваться, сделав незначительные изменения (с учетом существующих ограничений).

Документы, связанные с модулем АЦП в микроконтроллерах PICmicro MCU:

Документ	Номер
Using the Analog to Digital Converter Применение АЦП	AN546
Four Channel Digital Voltmeter with Display and Keyboard Четырех канальный вольтметр с дисплеем и клавиатурой	AN557

Уважаемые господа!

ООО «Микро-Чип» поставляет полную номенклатуру комплектующих фирмы **Microchip Technology Inc** и осуществляет качественную техническую поддержку на русском языке.

С техническими вопросами Вы можете обращаться по адресу support@microchip.ru

По вопросам поставок комплектующих Вы можете обращаться к нам по телефонам:
(095) 963-9601
(095) 737-7545
и адресу sales@microchip.ru

На сайте
www.microchip.ru

Вы можете узнать последние новости нашей фирмы, найти техническую документацию и информацию по наличию комплектующих на складе.