

Микросхема К500ЛП116



Опубликовано: 22/06/2016



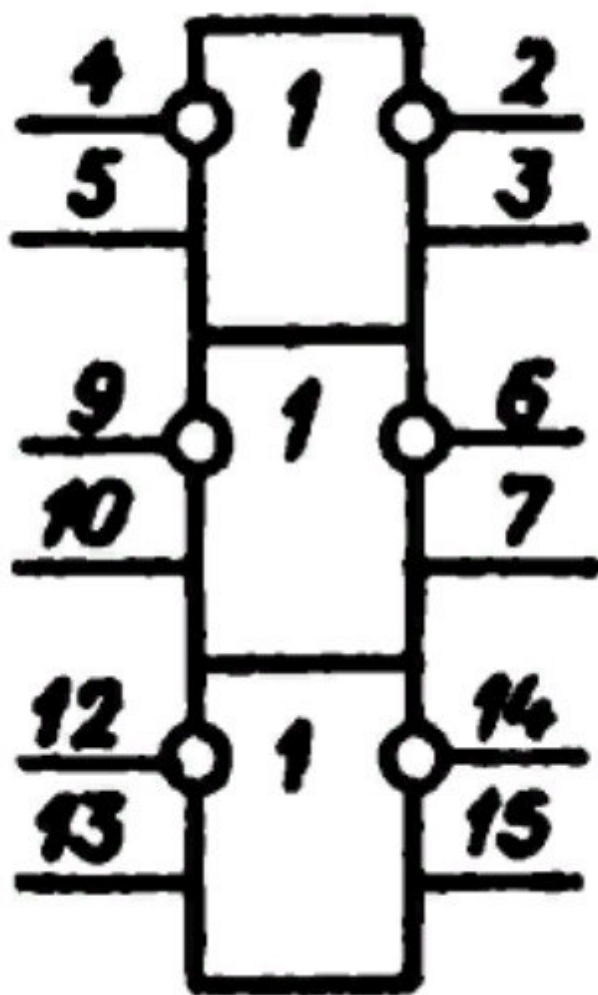
. Автор: Kiloom

Микросхема представляет собой 3 дифференциальных приемника с линии. Содержит 32 интегральных элемента.

Назначение выводов микросхемы К500ЛП116:

- 1 — общий;
- 2 — инверсный выход;
- 3 — прямой выход;
- 4 — вход;
- 5 — вход;
- 6 — инверсный вход;
- 7 — прямой вход;
- 8 — напряжение питания;
- 9 — вход;
- 10 — вход;
- 11 — выход источника опорного напряжения;
- 12 — вход;
- 13 — вход;
- 14 — инверсный выход;
- 15 — прямой выход;
- 16 — общий.

Условное графическое обозначение микросхемы К500ЛП116:



Электрические параметры микросхемы K500ЛП116:

Номинальное напряжение питания	-5,2 В $\pm 5\%$
Выходное пороговое напряжение низкого уровня	$\leq -1,63$ В
Выходное пороговое напряжение высокого уровня	$\geq -0,98$ В
Напряжение низкого уровня	-1,85...-1,65 В
Напряжение высокого уровня	-0,96...-0,81 В
Опорное напряжение	-1,35...-1,23 В
Входной ток высокого уровня	$\leq 0,265$ мА
Ток утечки на входе	≤ 1 мкА
Ток потребления	≤ 21 мА
Потребляемая мощность	≤ 110 мВт
Время задержки распространения	$\leq 2,9$ нс