

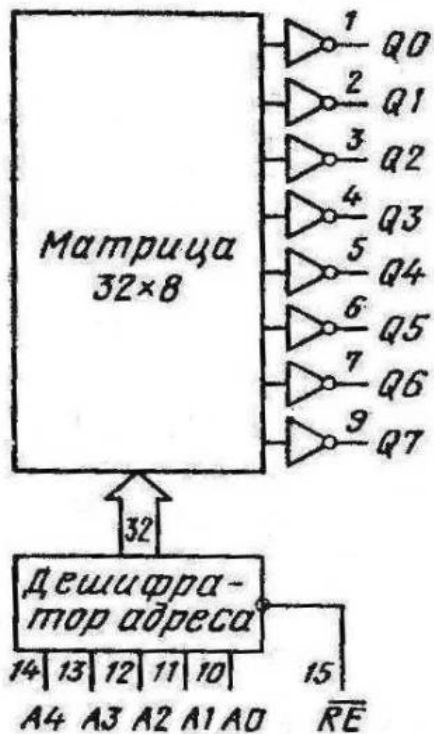
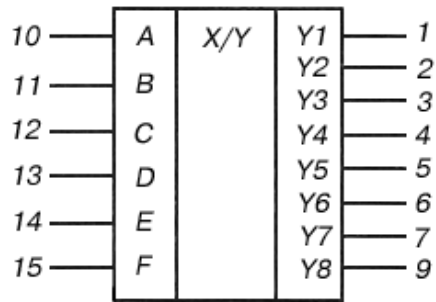
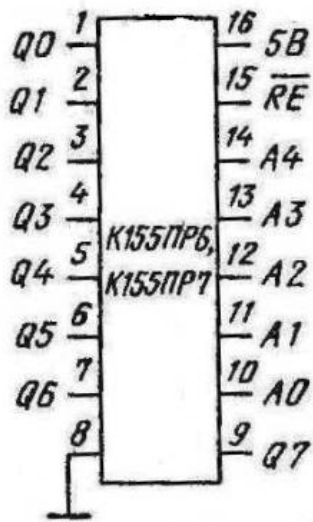
К155ПР6(SN74184)

Микросхемы **К155ПР6, КМ155ПР6 (74184)** — преобразователь двоично-десятичных слов в двоичные. Основа их — запоминаящая матрица с организацией 32Х8 (т.е. 256 бит). При изготовлении микросхемы в этой матрице ячейки соединяют в соответствии с программами преобразований. Матрицей управляет дешифратор адресов с 5 входами и 32 выходами. В таблице дана сводка кодов на входах и выходах ПЗУ К155ПР6 и КМ155ПР6 (74184). Здесь на входы А0 — А4 подается двоично-десятичный код. Цифровой вес разрядов: на входе А0 — 1, на входе А1 — 2, на входе А2 — 4. На старших входах А3 и А4 вес соответственно 5 и 10. Вход RE разрешает преобразование при нахождении низкого уровня. Напряжение высокого уровня на входе RE запрещает преобразование, а на выходах Q0 — Q4 появляются напряжения высокого уровня. Выходы Q5 — Q7 для преобразования не используются (они необходимы для получения комплиментарных кодов).

Корпус микросхемы К155ПР6 (74184) типа 238.16-2, масса около 1 грамма и у КМ155ПР6 (74184) типа 201.16-6, масса около 2,2 грамма. Зарубежным аналогом микросхем К155ПР6, КМ155ПР6 является микросхема 74184.

Логические уровни при преобразовании двоично-десятичных слов в ПЗУ К155ПР6, КМ155ПР6 (74184)

Номер слова	Вход					Двоичный код на выходе					
	А4	А3	А2	А1	А0	RE	Q4	Q3	Q2	Q1	Q0
0	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н
1	Н	Н	Н	Н	В	Н	Н	Н	Н	Н	В
2	Н	Н	Н	В	Н	Н	Н	Н	Н	В	Н
3	Н	Н	В	В	Н	Н	Н	Н	Н	В	В
4	Н	Н	В	Н	Н	Н	Н	Н	В	Н	Н
5	Н	В	Н	Н	Н	Н	Н	Н	В	Н	В
6	Н	В	Н	Н	В	Н	Н	Н	В	В	Н
7	Н	В	Н	В	Н	Н	Н	Н	В	В	В
8	Н	В	Н	В	В	Н	Н	В	Н	Н	Н
9	Н	В	В	Н	Н	Н	Н	В	Н	Н	В
10	В	Н	Н	Н	Н	Н	Н	В	Н	В	Н
11	В	Н	Н	Н	В	Н	Н	В	Н	В	В
12	В	Н	Н	В	Н	Н	Н	В	В	Н	Н
13	В	Н	Н	В	В	Н	Н	В	В	Н	В
14	В	Н	В	Н	Н	Н	Н	В	В	В	Н
15	В	В	Н	Н	Н	Н	Н	В	В	В	В
16	В	В	Н	Н	В	Н	В	Н	Н	Н	Н
17	В	В	Н	В	Н	Н	В	Н	Н	Н	В
18	В	В	Н	В	В	Н	В	Н	Н	В	Н
19	В	В	В	Н	Н	Н	В	Н	Н	В	В
Любой	х	х	х	х	х	В	В	В	В	В	В



Параметры логических элементов К155ПР6, КМ155ПР6 (74184)

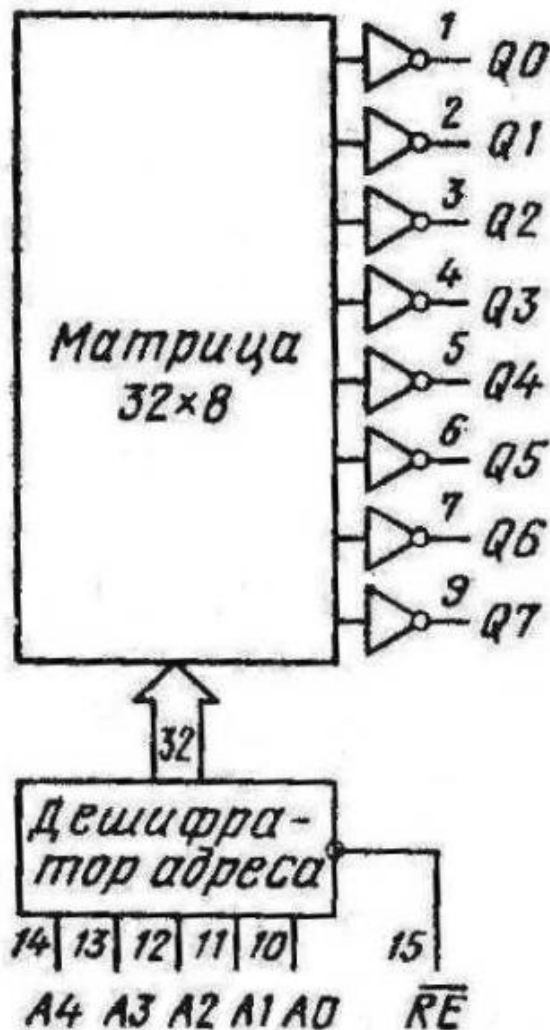
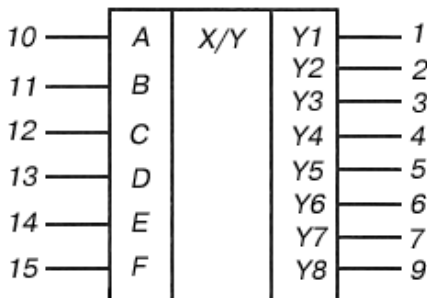
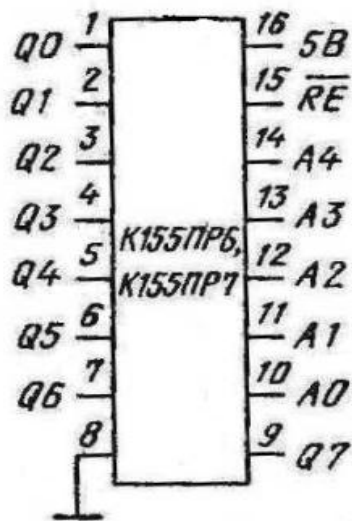
1	Номинальное напряжение питания	$5B \pm 5\%$
2	Выходное напряжение низкого уровня	$\leq 0,4 B$
3	Напряжение на антизвонном диоде	$\geq -1,5 B$
4	Входной ток низкого уровня	$\leq -1 \text{ мА}$
5	Входной ток высокого уровня	$\leq 0,04 \text{ мА}$

6	Входной пробивной ток	≤ 1 мА
7	Выходной ток высокого уровня	≤ -1 мА
8	Ток потребления	≤ 104 мА
9	Потребляемая статическая	≤ 546 мВт
10	Время задержки распространения при включении по входу "выборка адреса"	≤ 40 нс
11	Время задержки распространения при выключении по входу "выборка адреса"	≤ 40 нс
12	Время задержки распространения при включении по входу "разрешение выборки"	≤ 35 нс
13	Время задержки распространения при выключении по входу "разрешение выборки"	≤ 35 нс

К155ПР7, КМ155ПР7 (SN74185)

Логические уровни при преобразовании двоичного кода в двоично-десятичный в ПЗУ
К155ПР7 и КМ155ПР7 (74185)

Номер слова	Вход						Двоичный-десятичный код на выходе							
	A4	A3	A2	A1	A0	RE	Q7	Q6	Q5	Q4	Q3	Q2	Q1	Q0
0	Н	Н	Н	Н	Н	Н	В	В	Н	Н	Н	Н	Н	Н
1	Н	Н	Н	Н	В	Н	В	В	Н	Н	Н	Н	Н	В
2	Н	Н	Н	В	Н	Н	В	В	Н	Н	Н	Н	В	Н
3	Н	Н	В	В	Н	В	В	Н	Н	Н	Н	Н	В	В
4	Н	Н	В	Н	Н	Н	В	В	Н	Н	Н	В	Н	Н
5	Н	Н	В	Н	В	Н	В	В	Н	Н	В	Н	Н	Н
6	Н	Н	В	В	Н	Н	В	В	Н	Н	В	Н	Н	В
7	Н	Н	В	В	В	Н	В	В	Н	Н	В	Н	В	Н
8	Н	В	Н	Н	Н	Н	В	В	Н	Н	В	Н	В	В
9	Н	В	Н	Н	В	Н	В	В	Н	Н	В	В	Н	Н
10	Н	В	Н	В	Н	Н	В	В	Н	В	Н	Н	Н	Н
11	Н	В	Н	В	В	Н	В	В	Н	В	Н	Н	Н	В
12	Н	В	В	Н	Н	Н	В	В	Н	В	Н	Н	В	Н
13	Н	В	В	Н	В	Н	В	В	Н	В	Н	Н	В	В
14	Н	В	В	В	Н	Н	В	В	Н	В	Н	В	Н	Н
15	Н	В	В	В	В	Н	В	В	Н	В	В	Н	Н	Н
16	В	Н	Н	Н	Н	Н	В	В	Н	В	В	Н	Н	В
17	В	Н	Н	Н	В	Н	В	В	Н	В	В	Н	В	Н
18	В	Н	Н	В	Н	Н	В	В	Н	В	В	Н	В	В
19	В	В	В	Н	Н	Н	В	Н	Н	В	В	Н	Н	Н
20	В	Н	В	Н	Н	Н	В	В	В	Н	Н	Н	Н	Н
21	В	Н	В	Н	В	Н	В	В	В	Н	Н	Н	Н	В
22	В	Н	В	В	Н	Н	В	В	В	Н	Н	Н	В	Н
23	В	Н	В	В	В	Н	В	В	В	Н	Н	Н	В	В
24	В	В	Н	Н	Н	Н	В	В	В	Н	Н	В	Н	Н
25	В	В	Н	Н	В	Н	В	В	В	Н	В	Н	Н	Н
26	В	В	Н	В	Н	Н	В	В	В	Н	В	Н	Н	В
27	В	В	Н	В	В	Н	В	В	В	Н	В	Н	В	Н
28	В	В	В	Н	Н	Н	В	В	В	Н	В	Н	В	В
29	В	В	В	Н	В	Н	В	В	В	Н	В	В	Н	Н
30	В	В	В	В	Н	Н	В	В	В	В	Н	Н	Н	Н
31	В	В	В	В	В	Н	В	В	В	В	Н	Н	Н	В
Любое	х	х	х	х	х	В	В	В	В	В	В	В	В	В



Микросхемы **K155ПР7, KM155ПР7 (74185)** — преобразователи двоичных слов в двоично-десятичные. Основа их — запоминающая матрица с организацией 32X8 (т.е. 256 бит). При изготовлении микросхем K155ПР7, KM155ПР7 (74185) в этой матрице ячейки соединяют в соответствии с программами преобразований. Матрицей управляет дешифратор адресов с 5 входами и 32 выходами.

В таблице показаны состояния ПЗУ K155ПР7, KM155ПР7 (74185). Здесь на входы A0 — A4: подается двоичный код (в таблице перечислены по порядку все 32 комбинации пятиразрядного кода). Вход RE используется как разрешающий (по напряжению низкого уровня). Если на этом входе присутствует напряжение высокого уровня, преобразование не происходит, а на выходах Q0 — Q5 появляются напряжения высокого уровня.

Выходы Q6 - Q7 всегда имеют высокие выходные уровни (не коммутируются). Младшие выходы Q0 — Q2 имеют цифровой вес: Q0 — 1, Q1 — 2 и Q2 — 4. Выходы Q3 — Q5 — старшие. Их вес: Q3 — 5, Q4 — 10 и Q5 — 20.

Корпус K155ПР7 (74185) типа 238.16-2, масса около 1 грамма и у KM155ПР7 (74185) корпус типа 201.16-6, масса около 2,2 грамма.

Зарубежным аналогом микросхем К155ПР7, КМ155ПР7 является микросхема 74185.

Параметры логических элементов К155ПР7, КМ155ПР7 (74185)

1	Номинальное напряжение питания	$5\text{В} \pm 5\%$
2	Выходное напряжение низкого уровня	$\leq 0,4\text{ В}$
4	Напряжение на антизвонном диоде	$\geq -1,5\text{ В}$
6	Входной ток низкого уровня	$\leq -1\text{ мА}$
7	Входной ток высокого уровня	$\leq 0,04\text{ мА}$
8	Входной пробивной ток	$\leq 1\text{ мА}$
9	Выходной ток высокого уровня	$0,1\text{ мА}$
10	Ток потребления	$\leq 104\text{ мА}$
12	Потребляемая статическая мощность	$\leq 546\text{ мВт}$
10	Время задержки распространения при включении по входу "выборка адреса"	$\leq 40\text{ нс}$
11	Время задержки распространения при выключении по входу "выборка адреса"	$\leq 40\text{ нс}$
12	Время задержки распространения при включении по входу "разрешение выборки"	$\leq 35\text{ нс}$
13	Время задержки распространения при выключении по входу "разрешение выборки"	$\leq 35\text{ нс}$