

Схема включения коммутатора усилителя **OPA4872ID**, с согласованием с компаратором **TLV3501AID**

С последующим выходом уровня ТТЛ с выхода компаратора на триггер шим на микросхеме **74F14D**.

По выходу установлен счетчик на микросхеме **74F192D** (двоично-десятичный)

Происходит деление частоты сигнала на нужный коэффициент деления

Отдельно показана работа коммутатора на частоте **450мгц**.

